Приложение 22. Архитектура системы команд для блока выполнения команд.

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| Команда | Operand1 | Operand2 | 4-operand | Формат команды | | Пояснение команды |
| 0001 | 16 bit | NULL | | | Pop R | Выполнение команды со стеком |
| 0010 | NULL | | | | HLT | Передача команды третьему блоку |
| 0011 | 16 bit | NULL | | | Push R | Выполнение команды со стеком |
| 0100 | 16 bit | 16 bit | R-address | | Sub R1, R2, R3 | Выполнение команды на АЛУ, передача значения и адреса регистра третьему блоку |
| 0101 | 16 bit | 16 bit | R-address | | OR R1, R2, R3 |
| 0110 | 16 bit | 16 bit | R-address | | NXOR R1, R2, R3 |
| 0111 | 16 bit | 16 bit | R-address | | ROL R1, R2, R3 |
| 1000 | RAM-address | 16 bit | NULL | | MOV R, Short\_ADDR | Передача третьему блоку команды и адреса |
| 1001 | NULL | 16 bit | R-address | | MOV Short\_ADDR, R |
| 1100 | RAM-address | NULL | | | JMS Short\_ADR |
| 1101 | RAM-address | NULL | Direction | | SETDMA Direction, DST\_SHORT\_ADR |
| 1110 | RAM-address | NULL | Direction | | SETDMA Direction, SRC\_SHORT\_ADR |